

HS102 型 FPGA/CPLD 实验板 - 简要使用手册(V050722)

HS102 型 FPGA/CPLD 实验板(针对 ALTERA 公司 FPGA/CPLD)是在 HS101 型实验板基础上根据客户的建议开发的 FPGA/CPLD 实验板。下面是使用该实验板的一些简要说明(该文档将以书面的形式打印给客户)。

详细的使用说明请参考“GUIDE 光盘”或网站：<http://www.husoon.com>，在阅读上面文件，你需要用到 PDF 阅读器和压缩解压缩软件，你先要安装：“GUIDE 光盘/实用软件”下面的压缩解压缩软件和 PDF 阅读器软件
具体产品的介绍见我们的网站 <http://www.husoon.com/kits/hs102/hs102.asp>

1. **有关实验板的硬件连接，请参考：**
“GUIDE 光盘/FPGA 和 CPLD 入门教程/ch5.pdf”的 5.3.9 硬件连接部分
2. **有关 FPGA/CPLD 的基本知识，请参考：**
“GUIDE 光盘/FPGA 和 CPLD 入门教程/ch1.pdf”
3. **有关 HS102 型 FPGA/CPLD 实验板的原理、布局请参考：**
“GUIDE 光盘/FPGA 和 CPLD 入门教程/ch3.pdf”
完整的原理图参考：“GUIDE 光盘/实验板原理图/hs102sch.pdf”
完整的布局图参考“GUIDE 光盘/实验板原理图/hs102pcb.pdf”
4. **Max+plusII10.2 的软件和 Quartus4.2 软件的详细使用例程请参考：**
“GUIDE 光盘/ FPGA 和 CPLD 入门教程/ch4.pdf”
“GUIDE 光盘/ FPGA 和 CPLD 入门教程/ch5.pdf”
Max+plusII10.2 的软件和 Quartus4.2 软件分别在：
“GUIDE 光盘/ mp2 ”
“qt42sp1 光盘”
license 文件可以到 <http://www.husoon.com> 下载
两软件区别见“GUIDE 光盘/ FPGA 和 CPLD 入门教程/ch4.pdf”的第一页介绍
5. **设计实例请参考(所有例子都在 HS102 实验板上验证过)：**
“GUIDE 光盘/ samples”，包括两种软件例子，每个例子下有对应 WORD 文档详细说明。
这些例子都可以直接使用，但需要把他们考到没有中文的路径下，并把所有文件夹很文件的只读属性去除。
6. **HDL 语言的知识参考：**
“GUIDE 光盘 verilog-HDL 培训教材”
“GUIDE 光盘 VHDL 培训教材”
7. **CPLD 芯片 EPM7128 的 IO 引出排针两侧对应关系(你设计过程中指定管脚时会使用到)：**
请参考“GUIDE 光盘/ FPGA 和 CPLD 入门教程/ch3.pdf”中 3.4 “排针两侧对应关系”

技术支持：

service@husoon.com(请在标题中用中文提出相关文件概要)

QQ: 3027377

每套装箱单：

名称	型号	数量	备注
FPGA/CPLD 实验板	HS102	1	包括 7128SLC84-15
稳压电源	9V 500mA	1	
并口延长线	25 芯	1	
串口线	9 芯	1	
使用光盘	HS102	1	
3 芯连接线		2	
FC10 连接线		1	1
软件光盘		1	赠送品，不作为我公司产品

如果不对请及时各代理商或 WWW.HUSOON.COM 联系