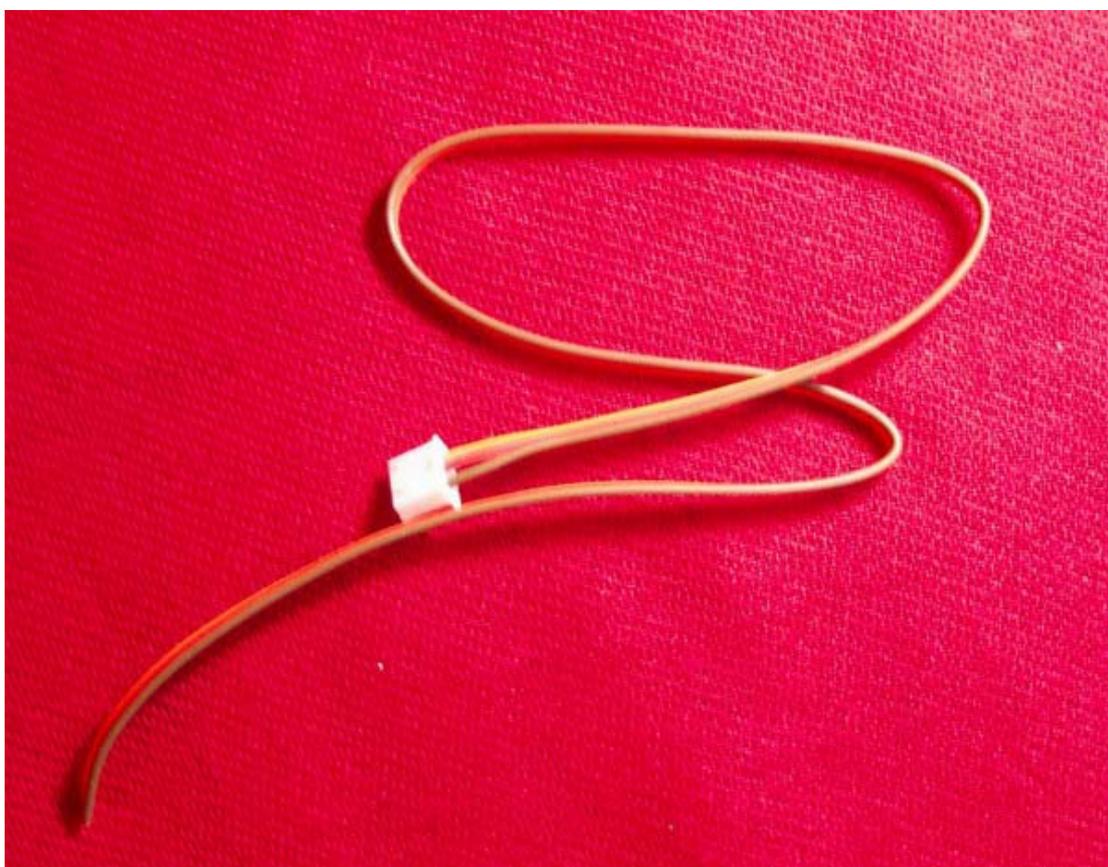


部分配件的使用

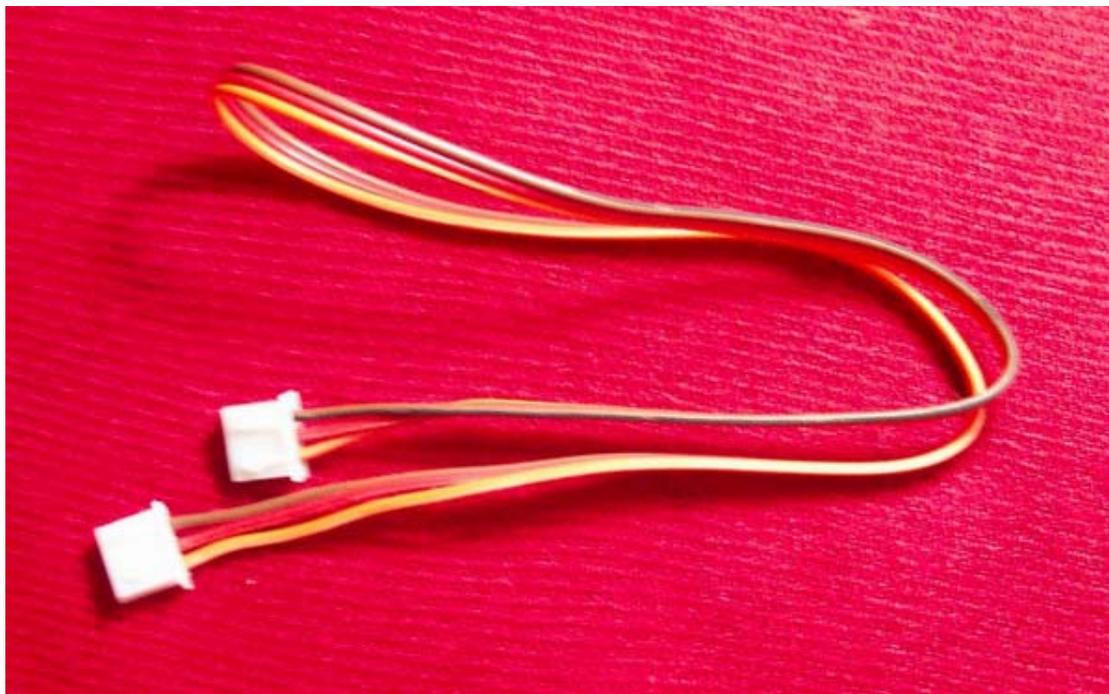
1. 全局信号的使用：

在 HS102 型 FPGA/CPLD 实验板上，全局信号 1、2、84 我们没有使用，是直接接地的。我们也可以借助配件“3 芯线”来使用。

如图,为“3 芯线 A 型”,我们可以用它插入板子上的 J3 ,从而把 2、1、84 接到外部去



如图是“3 芯线 A 型”，我们可以用它插入板子上的 J3 和 J5 上，
将 2、1、84 全局信号连到 SW1、SW2、SW3 上



2. FC10 扩展线的使用

如图为 FC10 扩展线，可以插到 JP5、JP3，将部分 CPLD 管脚引到外部



3. 启拔器的使用

使用启拔器，一定要注意要启拔器垂直 CPLD 芯片平面，两端同时用力。另外还要注意以后装芯片时芯片的放向，我们实验板统一是字体向上的方向（数码管端，如图）

