

实验板测试电路

该电路用来测试实验板资源是否正常工作。

具体程序见 “GUIDE 光盘\samples\mp2\TEST102 ”

编译时会提示一些管脚接地或接电源，这不要紧，因为设计的意图就是这样

程序烧写后把所有拨位开关拨到高电平，J2 选择 2Hz，实验板的结果：

所有 LED 点亮；

蜂鸣器嘟嘟叫；

当按下按钮 SN 时，SMGN 的 8 段点亮；

当按下 S5-S8 时，L9-L12 分别熄灭；

当按下 S8 时，继电器 L0 灯点亮；

把 SW1-SW8 低电平（上面），那么 L1-L8 熄灭

注意：该电路对 RS232 接口和 PS2 接口没有测试，RS232 见演示程序中相关程序，PS/2 暂没有测试电路，在编者对 PS/2 通讯深入了解后再编写相关程序，但该接口电路经过单片机 PS2 通讯检验过，在电路设计上没有问题，关键读者是如何用 VHDL 或 VERILOG-HDL 来实现